

□□□□ □□□□□□□□

前言

本手册介绍了CPLD器件的使用方法。BBMV1器件是CPLD器件，其内部集成了FPGA器件。BBMV1器件是CPLD器件，其内部集成了FPGA器件。ByteBlasterMV器件是CPLD器件，其内部集成了FPGA器件。BBMV1器件是CPLD器件，其内部集成了FPGA器件。QuartusII器件是CPLD器件，其内部集成了FPGA器件。JTAG器件是CPLD器件，其内部集成了FPGA器件。10器件是CPLD器件，其内部集成了FPGA器件。CPLD器件是CPLD器件，其内部集成了FPGA器件。BBMV1器件是CPLD器件，其内部集成了FPGA器件。

1. 简介

BBMV1 是一款基于 USB 接口的数字滤波器。它采用 USBLOG2-CP 接口，通过 CPLD 控制 EPM240T100C5 实现数字滤波功能。BBMV1 通过 ByteBlasterMV 接口与 EPM240T100C5 连接，CPLD 控制 FPGA 实现数字滤波功能。

BBMV1 是一款基于 USB 接口的数字滤波器。它采用 USBLOG2-CP 接口，通过 CPLD 控制 EPM240T100C5 实现数字滤波功能。BBMV1 通过 ByteBlasterMV 接口与 EPM240T100C5 连接，CPLD 控制 FPGA 实现数字滤波功能。

BBMV1 是一款基于 USB 接口的数字滤波器。它采用 USBLOG2-CP 接口，通过 CPLD 控制 EPM240T100C5 实现数字滤波功能。BBMV1 通过 ByteBlasterMV 接口与 EPM240T100C5 连接，CPLD 控制 FPGA 实现数字滤波功能。

BBMV1 是一款基于 USB 接口的数字滤波器。它采用 USBLOG2-CP 接口，通过 CPLD 控制 EPM240T100C5 实现数字滤波功能。BBMV1 通过 ByteBlasterMV 接口与 EPM240T100C5 连接，CPLD 控制 FPGA 实现数字滤波功能。

BBMV1 是一款基于 USB 接口的数字滤波器。它采用 USBLOG2-CP 接口，通过 CPLD 控制 EPM240T100C5 实现数字滤波功能。BBMV1 通过 ByteBlasterMV 接口与 EPM240T100C5 连接，CPLD 控制 FPGA 实现数字滤波功能。

□ □ □ □ □

 7

BBMV1	1
10	1
	1
	1

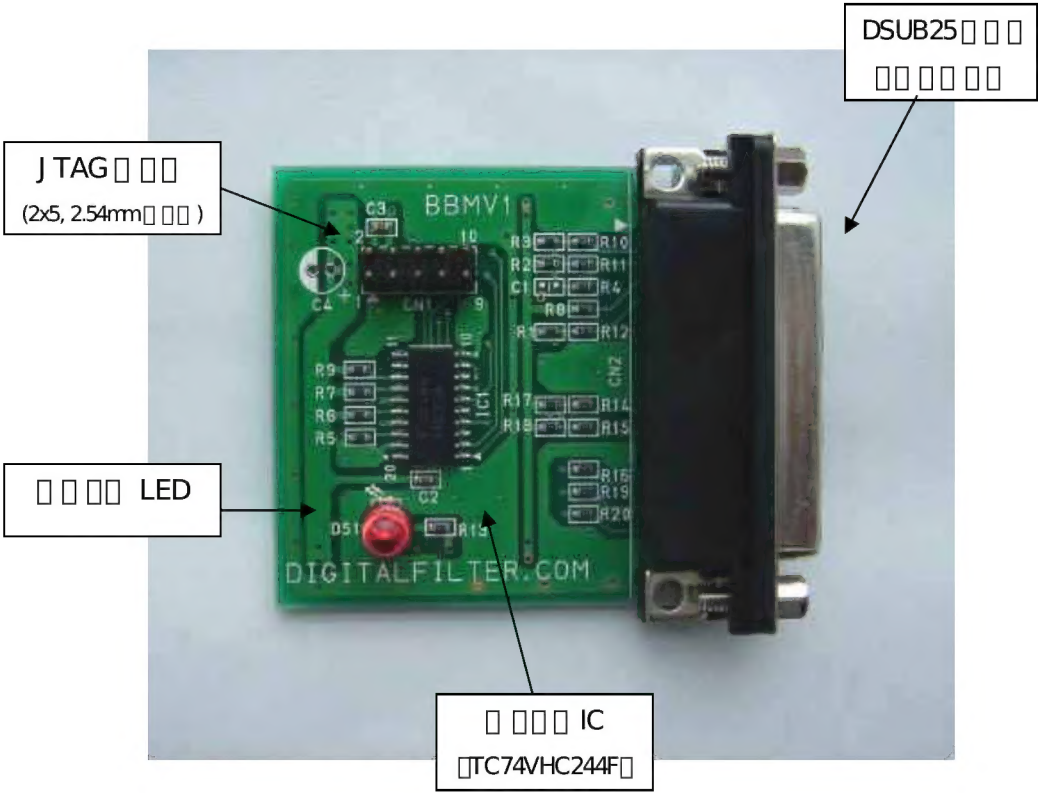


図 5-3 DSUB25 接続ケーブルの接続方法

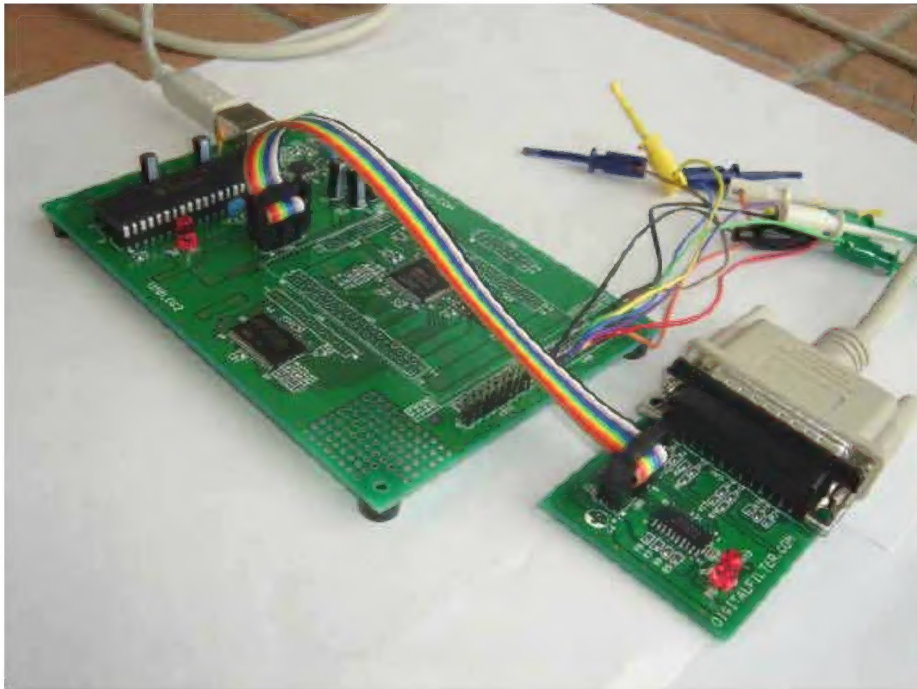


図 5-3 DSUB25 接続ケーブルの接続方法

BBMV1 (+3.3V) USBLOG2-CP USBLOG2-CP USB 5-4

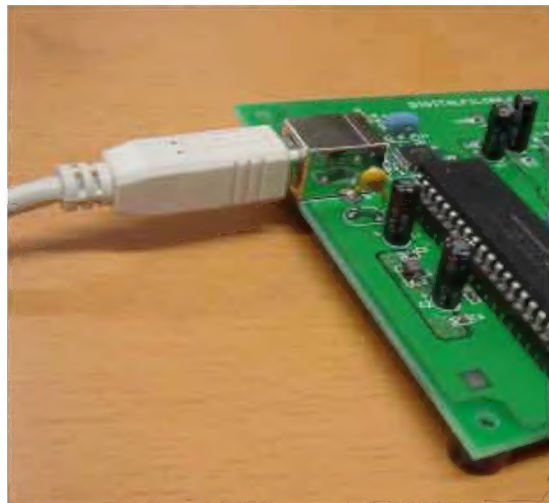


図 5-4 USB 接続ケーブルの接続方法

QuartusII

CPLD EPM240T100C5 Windows QuartusII Web Edition

QuartusII Web Edition 2006 4 USBLOG2 Web

□ □ □ □ □ □ □ □ □ □ □ □

[illegible]

① CPLD □ FPGA □ □ □ □ □ □ □ □ □ □

[]]

- DSUB25 25핀 커넥터를 사용하여 컴퓨터의 DSUB25 포트에 연결합니다.
- 10핀 커넥터를 사용하여 컴퓨터의 10핀 포트에 연결합니다. **BBMV1** 핀은 JTAG 핀입니다. JTAG 핀은 5-1, 5-2 핀에 연결합니다.
- 4핀 커넥터를 사용하여 컴퓨터의 4핀 포트에 연결합니다. **BBMV1** 핀은 (+3.3V) 핀입니다. JTAG 핀은 4핀 포트에 연결합니다.
- **ByteBlasterMV** 소프트웨어를 사용하여 컴퓨터에 연결합니다.
- **QuartusII Web Edition** 소프트웨어를 사용하여 컴퓨터에 연결합니다.
- **BBMV1** 핀은 JTAG 핀입니다.

□ □ □ □ □

① □□□□□□□ 2006 □ 4 □ □

[illegible]

5555

DIGITALFILTER.COM

501- 6257 4-39 A 202

TEL 058-398-3632 □□□□□□ E-mail □□□□□□□□

E- mail: info@digitalfilter.com

URL: <http://digitalfilter.com>